

Binary Code Decimal (BCD): ad ogni cifra sono associati 4 bit, secondo la seguente tabella:

Cifra Decimale	Cifra BCD
0	0000
1	0001
2	0010
3	0011
4	0100
5	0101
6	0110
7	0111
8	1000
9	1001

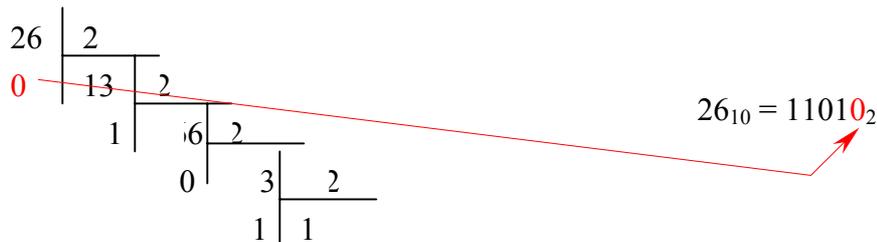
Quindi ogni numero viene scomposto in cifre decimali e ogni cifra viene tradotta, come ad esempio:
 $27 \rightarrow 2 = 0010$ e $7 = 0111 \rightarrow 27 = 00100111$

Sistema Binario: a quanto corrisponde il numero binario 1101_2 in decimale?

1	1	0	1
2^3	2^2	2^1	2^0
1×2^3	1×2^2	0×2^1	1×2^0
8	4	0	1
$1101_2 = 8 + 4 + 0 + 1 = 13$			

Per passare da base decimale a base binaria bisogna distinguere tra (a) Numeri interi e (b) Numeri frazionari.

(a) Numeri Interi, bisogna dividere il numero per 2 e il resto della divisione ci fornisce il codice binario a partire dalla cifra meno significativa, come ad esempio:



(b) Numeri Frazionari, si moltiplica la parte frazionaria per 2, se il numero ottenuto è maggiore o uguale a 1, si sottrae 1 e si considera come prima cifra dopo la virgola il numero 1, se invece il numero è minore di 1, si segna uno 0 e si torna a moltiplicare per 2 fino a quando non si ottiene 0, come ad esempio:

$$0,625_{10} \rightarrow 0,625 \times 2 = 1,25 - 1 = 0,25 \times 2 = 0,5 - 0 = 0,5 \times 2 = 1 - 1 = 0$$

$$0,625_{10} = 0,101_2$$

Per passare dalla rappresentazione binaria a quella ottale o esadecimale bisogna usare la seguente tabella:

Decimale	Binario	Ottale (sono 8)	Esadecimale (sono 16)
0 ₁₀	0000 ₂	0 ₈	0 ₁₆
1 ₁₀	0001 ₂	1 ₈	1 ₁₆
2 ₁₀	0010 ₂	2 ₈	2 ₁₆
3 ₁₀	0011 ₂	3 ₈	3 ₁₆
4 ₁₀	0100 ₂	4 ₈	4 ₁₆
5 ₁₀	0101 ₂	5 ₈	5 ₁₆
6 ₁₀	0110 ₂	6 ₈	6 ₁₆
7 ₁₀	0111 ₂	7 ₈	7 ₁₆
8 ₁₀	1000 ₂	10 ₈	8 ₁₆
9 ₁₀	1001 ₂	11 ₈	9 ₁₆
10 ₁₀	1010 ₂	12 ₈	A ₁₆
11 ₁₀	1011 ₂	13 ₈	B ₁₆
12 ₁₀	1100 ₂	14 ₈	C ₁₆
13 ₁₀	1101 ₂	15 ₈	D ₁₆
14 ₁₀	1110 ₂	16 ₈	E ₁₆
15 ₁₀	1111 ₂	17 ₈	F ₁₆

Quindi per esempio il numero decimale 133₁₀ corrisponderà a:

$$133 : 2 = 66 : 2 = 33 : 2 = 16 : 2 = 8 : 2 = 4 : 2 = 2 : 2 = 1$$

$$10000101_2 \rightarrow 2^0 + 2^2 + 2^7 = 133_{10} \rightarrow 10-000-101_2 = 205_8 \rightarrow 1000-0101_2 = 85_{16}$$

Completamento a 1: per i numeri positivi si calcola il numero in codice binario, per quelli negativi si calcola il codice binario del valore assoluto del numero decimale assegnato, poi si aggiunge uno 0 a sinistra e si invertono gli 0 con gli 1 e viceversa, come ad esempio:

$$5_{10} = 0101_2 \quad -5_{10} \rightarrow 5_{10} = 0101_2 \rightarrow -5_{10} = 1010_2.$$

Completamento a 2: per i numeri positivi si calcola il numero in codice binario, per quelli negativi si calcola il codice binario del valore assoluto del numero decimale assegnato, poi si aggiungono tot 0 a sinistra per raggiungere n bit e si invertono gli 0 con gli 1 e viceversa ed infine si somma 1, come ad esempio: con n = 4bit

$$5_{10} = 0101_2 \quad -5_{10} \rightarrow 5_{10} = 0101_2 \rightarrow 1010_2 + 1 \rightarrow -5_{10} = 1011_2.$$

Rappresentazione in eccesso: si somma al numero decimale che vogliamo rappresentare il valore dell'eccesso e lo si trasforma in binario in complemento a 2, come ad esempio:

$$n = 4\text{bit} \rightarrow \text{eccesso } 8$$

$$-3_{10} \rightarrow -3 + 8 = 5_{10} = 0101_2$$

$$+4_{10} \rightarrow 4 + 8 = 12_{10} = 1100_2$$

Regole per l'addizione naturale:

A	0	1	0	1
B	0	0	1	1
Somma	0	1	1	0
Riporto	0	0	0	1

Esempio: $12 + 15 + 156 = 183$

00001100	12
00001111	15
10011100	156
10110111	183

Se provassi ora a sommare i valori 156 e 183 avrei un errore di overflow cioè la rappresentazione binaria del valore 339 richiede l'utilizzo di 9 bit, (101010011).

Regole per la sottrazione naturale:

A	0	1	0	1
B	0	0	1	1
Sottrazione	0	1	1	0
Prestito	0	1	1	0

Esempio: $183 - 15 - 12 = 156$

10110111	183
00001111	15
00001100	12
10011100	156

Se provassi ora a sottrarre a 156 il valore 183 avrei un errore di underflow cioè la rappresentazione binaria del valore -27 richiede l'utilizzo di 9 bit, (111100101).

Standard IEEE 754: Questo formato di conversione cambia a seconda della precisione, semplice a 32 bit e doppia a 64 bit. Nella precisione semplice si ha:

1 bit	8 bit	23 bit
+ o -	esponente	mantissa

Nella precisione doppia si ha:

1 bit	11 bit	57 bit
+ o -	esponente	mantissa

Per la conversione dello standard IEEE 754 a precisione semplice, l'esponente si rappresenta in eccesso 127 e la mantissa viene rappresentata normalizzata, mentre per il segno lo 0 indica + e l'1 indica il -, come per esempio:

$-29,1875$ $29_{10} = 11101_2$ $0,1875_{10} = 0.0011_2$ $29,1875 = 11101.0011_2 = 0.111010011 * 2^5$
 $5 + 126 = 131 \rightarrow 10000011$ segno = 1 $\rightarrow -29,1875 = 11000001-11101001-10000000-00000000$
gli 0 vengono aggiunti fino al riempire il numero di bit richiesti.

N.B.: essendo per forza, nella mantissa, il primo numero dopo la virgola un 1, esso viene omesso nella rappresentazione del numero nello standard IEEE 754